

一般社団法人 エレクトロニクス実装学会 回路・実装設計技術委員会
2022年度 第2回システム設計研究会 発表公募

テーマ：IoT/AI時代のシステム設計

委員長：豊田 啓孝（岡山大学）
主査：越地 福朗（東京工芸大学）
副主査：大島 大輔（日本 IBM）
幹事：長谷川 清久（図研）

2022年8月31日

掲題の公開研究会を2022年11月29日にオンラインにて開催します。企業研究所・開発部門や官公庁、大学、高等専門学校などを問わず、研究成果発表や技術紹介など広く公募いたします。

★★ 発表募集期限 9月21日（水） ★★

前回に引き続き、テーマを「IoT/AI時代のシステム設計」とし、プリント配線板の回路実装技術のさらなる進化に向け、デバイス（伝送線路、アンテナ、フィルタを含む高周波デバイスなど）やシステム（高周波システム、ワイヤレスシステムなど）、材料（プリント配線板材料、ノイズ抑制材など）のみならず、ソフトウェア（高周波解析、アルゴリズム、AIなど）を含むシステム設計関連の研究結果や技術紹介について幅広く募集いたします。研究途中のものや技術開発途上のものであってもディスカッションを主たる目的としてご発表いただくことも大歓迎です。奮ってご応募いただきたくお願い申し上げます。

◀ 募集内容 ▶

1. テーマ：「IoT/AI時代のシステム設計」
2. 日時：2022年11月29日(火) 13時30分（予定）
3. 会場：オンライン
Zoom または Microsoft Teams によるオンライン開催
4. 参加・聴講：無料（JIEP 会員）、5000 円（非会員）
*エレクトロニクス実装学会新規会員を募集しています。この機会に是非ご入会ください。
入会案内：<https://jiep.or.jp/admission/adm-guide.html>
5. 発表時間：質疑5～10分を含む30分前後（応募人数により時間調整あり）
6. 発表募集期限：2022年9月21日（水）
7. 提出原稿
 - ・提出〆切 2022年11月10日（木）必着
 - ・原則として、論文形式（A4、1～4ページ程度）としますが、発表者のご都合に合わせて発表スライド、アブストラクト／レジメ（A4 1枚）等ご相談させていただきます。
8. 発表公募受付方法：
以下の URL から申し込んでください。
<https://forms.gle/2ygv7SvBjjTKhMtX8>

問い合わせ先：cae_receipt@jiep.or.jp

以 上