



高周波エレクトロニクス実装技術研究会 2025年度第2回公開研究会

* ポスター発表募集 *

主催：回路・実装設計技術委員会
共催：電磁特性技術委員会

高周波エレクトロニクス実装技術研究会について

このたび、システム設計研究会を発展的に引き継ぐかたちで、
2025年度から「**高周波エレクトロニクス実装技術研究会**」として新しく生まれ変わりました。

「IoT/AI時代のシステム設計」をテーマに掲げて活動してきた、前身のシステム設計研究会で取り扱っていた、システムにおける**高周波設計技術**や、**3次元実装技術**、**SI/PI/EMC設計**、**シミュレーションモデルの最適化**などに関する内容に加え、**医療・福祉・ヘルスケア**におけるエレクトロニクスにも着目し、**人体や生体**、**ウェアラブル**、**インプラント**、**ロボット**、**生体情報センサ**、**医療機器・デバイス**、**生体安全性**までもを含めた新しい研究会として活動しています。

当研究会では、会員相互の情報共有の場にとどまらず、**学生を含めた若手研究者・技術者の育成のための場を提供**していきます。皆様にとって、より柔軟で意義のある**積極的な発表の場**、**活動の機会を提供**できればと考えております。

* 奨励賞表彰あり

学生、および若手研究者(35歳以下)を対象に、優れた発表には奨励賞を授与しています。

開催日時 2025年11月25日(火) 14:00～16:30(予定)

開催場所 回路会館B1F会議室(東京都杉並区西荻窪)

発表申込 **2025年11月1日(土)まで**

＜ポスター募集関連テーマのイメージ・例＞

電源回路、伝送線路、アンテナ、ワイヤレス給電、人体通信、EMC、アナログ・デジタル回路、マイクロ波・ミリ波、メタマテリアル、セキュリティ、センシング技術、MEMS、ロボット、ドローン、ロケット、衛星通信、生体情報センサ、ウェアラブル機器、インプラント機器、医療機器・デバイス・システム、生体安全性、電子材料など

* 募集内容は上記に限定するものではありません。

ポスター発表申し込みは、以下のフォームからお願いします(発表申込:11/1土まで)

<https://forms.gle/skP7CeLqJuMcq5vb9>

申込者には、上記フォームから申し込み後、以下の連絡をいたします。

* **研究会予稿として、A4 1～4ページの原稿提出**をお願いしています。

* 当日掲示する**ポスターは、A0サイズ**です。

* 研究会当日に、**発表者予定者がやむを得ず欠席する場合には、会場・回路会館にて説明を行う代理を必ず立ててください。**

* 発表者は、後日、**研究会参加登録が必要**です。

(参加費は、学生:無料、会員・賛助会員:5000円、シニア会員:2000円

非会員:15000円、名誉会員:無料)

【JIEP入会のご案内】

この機会に会員になり、高周波エレクトロニクス実装技術研究会に参加しませんか？

下記URLから申し込みください、即日会員になれます。

<https://service.kktcs.co.jp/smms2/entry/jiep>

問い合わせ先 一般社団法人エレクトロニクス実装学会

E-mail: info@jiep.or.jp

(メールアドレスは¥を@に置き換えてください)